# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

62-038302

(43) Date of publication of application: 19.02.1987

(51)Int.CI.

G01B 7/30

G01B 7/00

GO1D 5/245

(21)Application number: 60-178055

(71)Applicant: KOBE STEEL LTD

(22)Date of filing:

12.08.1985

(72)Inventor: TANIGUCHI SATORU

**NISHINE KOICHI** 

WAKAYAMA HIROSHI

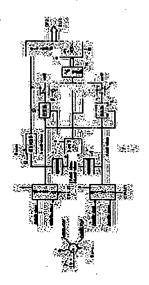
SHIRONO KOJI

## (54) ANGLE DETECTING DEVICE

## (57)Abstract:

PURPOSE: To increase the processing speed of angle detection and to obtain highs resolution by performing division processing between a sine and a cosine wave signal outputted by a detecting means.

CONSTITUTION: Resolvers R1 of the angle detecting device 1 output the 1st and the 2nd analog signals, which are inputted to the 1st and the 2nd multiplexers 2 and 3. Output signals of the multiplexers 2 and 3 are inputted to a divider 11 and a code deciding device 12 and also inputted to a comparator 6 through absolute value circuits 4 and 5. Then, the quotient signal obtained by dividing a signal which is small in absolute value by the other signal which is large in absolute value is outputted through a corresponding analog switch 7 or 8. This signal is A/D-converted 14. Then, a table converter 15 [example (ROM)] puts output signals of the comparator 6 and deciding device 12 and the output value of the A/D converter 14 into one code and stored angle data D(i) is outputted corresponding to it. Therefore, the variation of the analog signal corresponding to angle variation is held large, so the resolution is improved.



# **BEST AVAILABLE COPY**

## ⑩日本国特許庁(JP)

# 10 特許出願公開

## <sup>19</sup> 公開特許公報(A)

昭62-38302

@Int\_Cl\_4

識別記号

庁内勢理番号

每公開 昭和62年(1987)2月19日

G 01 B 7/30 A-7355-2F G-7355-2F

7/00 5/245 G 01 D

102 -7905-2F

審査請求 未請求 発明の数 1 (全6頁)

◎発明の名称 角度検出装置

> ②特 顋 昭60-178055

> > 悟

弘

砂出 願 昭60(1985)8月12日

勿発 明 者 明 渚 谷 浩 神戸市北区山田町西下字才谷18-2

⑫発

西 根 神戸市灘区土山町8-1-208

明 ⑫発 者 山

神戸市垂水区千鳥が丘3-24-81

②発 明 者 白 野 公 次 神戸市東灘区本山南町3-3-1 306

创出 顔 人 株式会社神戸製鋼所

神戸市中央区脇浜町1丁目3番18号

20代 理 弁理士 本中 武男

## 日日 念田 宝缸

#### 1 . 発明の名称

角度検出装置

## 2 . 特許療求の範囲

- 1. (4) 検出軸の四転角皮情報を正弦波信号と **氽弦波信号の形態でそれぞれ合む第1アナ** ログ信号と第2アナログ信号を出力する検 出手段、
  - 📵 前記第1アナログ信号と第2アナログ 信号の絶対値を比較し、絶対値の小なる個 の信号を絶対値の大なる側の信号で除算す る比較設置手段、
  - (4) 前記第1アナログ信号の符号情報。前 記第2アナログ信号の符号情報もしくは前 配比穀除算手段における比較情報のうち少 なくとも1つを含む区間信号を出力する区 間信号出力手段、および
  - 岡 前記比較演算手段の出力信号と前記区 間信号とに基づいて角度データを出力する 角度データ出力手段

を具備してなることを特徴とする角度検出 位带.

- 2. 角度検出手取が、2以上のレゾルバと 、それらの一つを時分割で順次選択するマ ルチプレクサ手段とを有してなる特許結束 の範囲第1項記載の角度検出装置。
- 3 . 発明の詳細な説明

## 「産業上の利用分野」

本発明は角度検出装置に関し、特に、産業用ロ ポット、NC繊維などにおける位置決めを高精度 に行うための装置として有用である。

#### 「従来技術」

従来の座業用ロポット、NC楓檎などにおける 位置決め装置として、レゾルパとレゾルパノデジ タル変換器とからなる角度検出装置がある。

この角度検出装置では、レゾルバが検出輪の個 転角度θに応じてA slaθ · slawt なる第1ア ナログ信号とA cost · ainwi なる第2アナロ グ信号を出力し、レゾルパノデジタル変換器が前 配 2 つのアナログ信号を角度 8 に対応したデジタ

ル彼に変換するものである。

また、特表昭57-500488号公報において、多チャンネル用の角度検出装置が提案されている。

#### 「発明の課題」

従来装置は、処理速度、分解的、価格などのい ずれかの点で充分減足できないものである。

関えば、分解的について考えると、レゾルバから第4回に示す如き正弦波信号が出力され、この出力信号から角度のを得ようとすると、0=90°と0=270°の近傍では、角度の変化ムのに対する出力信号の変化。が、0=0°、180°、360°の近傍における値よりも考しく小さくなるために、出力信号に対する分解能。ノAを一定とすれば、0=90°および270°近傍での角度の分解能ムのが、0=0、180°、360°の近傍におけるそれよりも看しく思くなるという問題点がある。

これは観点を変えれば、 $\theta = 90$  や 270 の近後で角度 $\theta$ について高い分解態(小さな  $\Delta\theta$ 

) を得ようとすれば、出力信号に対する分解館。 /人を看しく高めなければならず、価格が高くな るということを意味している。

また、それだけ処理速度が遅くなる (長い処理 時間を要する) ということになる。

本発明の目的とするところは、処理速度が遠く 、高分解胞を得られ、しかも安価に接放できる角 度神出効果を摂供することにある。

#### 「発明の構成」

本発明の角度検出装置は、検出性の回転角度情報を正弦波信号と象弦波信号の形態でそれぞれ合む第1アナログ信号を開2アナログ信号を出力する検出手段、向配第1アナログ信号と第2アナログ信号の絶対値を比較し、絶対値の小なる例の信号で除算する比較除算手段、前記第1アナログ信号の符号情報もしくは前記比較決算手段における比較情報のうち少なくとも1つを合む区間信号を出力する区間信号と前記に対けるよりの出力信号と前記に対した前記に対対を合む区間信号を出力する区間信号と前記に対対を合きの出力信号と前記に対対を

基づいて角度データを出力する角度データ出力平 限を具備してなることを特徴とするものである。 「作用」

本発明の角度検出装置では、検出手段から出力される正弦波信号分と余弦波信号分のうち絶対値の小なる側の信号分を絶対値の大なる側の信号分で除算し、その商信号に基づいて角度データを得るようにしている。

これは換言すれば、正接数信号分と余接波信号 分のうち格対値の小なる側の信号分を選択的に出 力し、その出力信号に基づいて角度データを得る 、ということを意味している。

そこで、第2回または第3回に示す如き出力信号波形から角度を存ることになるが、第3回から理解されるように、角度変化 $\Delta$ 0に対する出力信号の変化 $\Delta$ 6は、第4回の $\Delta$ 6に対してかなり大きく、また、 $\Delta$ 60、の全範囲で同程度になっている。

そこで、出力信号に対する分解値  $\delta$  / C をそれ ほど高めなくても、角度  $\delta$  の分解値を大幅に向上 できる.

### 「家族倒」

以下、図に示す実施例に基づいて本発明を更に 群しく説明する。ここに第1図は本発明の一実施 例の角度検出装置の構成プロック図、第2図は第 1図に示す角度検出装置においてA/D変換器の 入力信号を示す放形図、第3図は第2図に示す信 号による分解能を説明するための放形図、第4図 は正弦波信号による分解徳を説明するための波形図、第4図 は正弦波信号による分解徳を説明するための は正弦波信号による分解徳を説明するための は正弦波信号による分解徳を説明するための は正弦波信号による分解徳を説明するための は正弦波信号による分解徳を説明するための は正弦波信号による分解徳を説明するための は正弦波信号による分解徳を説明するための 東路側の構成プロック図である。なお、図に示す 実路側により本発明が限定されるものではない。

第1図に示す角度検出装置1は、8個のレゾル  $R_1 \sim R_3$  を検出手段として育し、それらを時分割的に順次センスして、各レゾル $R_1$  の角度  $\theta_1$  をそれぞれ対応するデジタル( $\theta_1$ )で出力する装置である。

各レゾルベR; からは第1アナログ信号として A sin  $\theta$  :  $\theta$ 

れる。これは従来と同様である。

第1アナログ信号は第1マルチプレクサ2に入力され、また、第2アナログ信号は第2マルチプレクサ3に入力されている。

第1マルチプレクサ2および第2マルチプレクサ3は、CPUからの指示により、8個のレゾルパR:~Rsのいずれかを順次選択し、その選択したレゾルパR:の第1アナログ信号および第2アナログ信号をそれぞれ出力する。

なお、表現を簡単にするために 1 を省略し、第 1 マルチプレクチ 2 の出力信号は A sinθ· sin ω t であるとし、第 2 マルチプレクサ 3 の出力信 号は A cosθ· sin ω t であるとする。

第1マルチアレクサ2の出力信号A. sin 8・
sin 4 t は、第1除算器 1 0 に被除散として、また、第2除算器 1 1 に除数信号として入力される。
一方、第2マルチアレクサ3の出力信号A. cos
8・ sin 4 t は、第1除算器 1 0 に除数信号として、また、第2除算器 1 1 に被除数信号として入力される。

、第1 アナログスイッチ ? がオフ、第2 アナログスイッチ 8 がオンとなる。また、その反対に、コンパレータ 6 の出力が「0」のときは、第1 アナログスイッチ ? がオンとなり、第2 アナログスイッチ 8 がオフとなる。

この結果、第1マルチプレクサ2の出力信号 A sin 8 · sin 2 t と第2マルチプレクサ3の出力信号 A cos 8 · sin 2 t の絶対値の小さい方の信号を絶対値の大きい方の信号で除算した商信号が、対応するアナログスイッチ7または8を介して出力されることとなる。

換言すれば、 tan Ø 信号と cot Ø 信号のうち絶 対値の小なる側の信号が出力されることとなる。

したがって、絶対値回路 4 , 5 と、コンパレータ 6 と、アナログスイッチ 7 , 8 と、 a o t 回路 9 と、除算器 1 0 , 1 1 とが、比較除算手段を構成している。

上記コンパレータ 6 の出力信号は、区間判定信号の一つとしてテーブル変換器 1 5 に、入力されている。

そこで、第1除算器10の出力は、tan θとな り、第2除算器11の出力はcot θとなる。

第1マルチプレクサ 2 と第2マルチプレクサの 出力信号は、それぞれ第1 絶対値回路 4 と第2 絶 対値回路 5 に入力される。

第1絶対彼回路 4 と第2絶対値回路 5 は、それぞれ(A sin 0・ sin w t | と | A cos 0・ sin w t | を出力する。

絶対値回路 4 と 5 の出力信号はコンパレータ 6 で比較され、第 1 絶対値回路 4 の出力が第 2 絶対値回路 5 の出力より大なるときは「1」が出力され、その反対のときは「0」が出力される。

コンパレータ6の出力信号は、not回路9を 介することで負益限で第1アナログスイッチ1の 切換信号に用いられ、また正論理で第2アナログ スイッチ8の切換信号に用いられる。

アナログスイッチ T. 8 は、「I」を入力されるとオンとなり、「O」を入力されるとオフとな

そこで、コンパレータ6の出力が「1」のとき

第1マルチプレクサ2の出力信号 A sla 8・ sia w t は、符号判定器12に入力されている。

符号判定器 1 2 は、レゾルパ  $R_1 \sim R_2$  の助磁 信号 B sia  $\infty$  t で制御され、 A sin  $\infty$  t の符号が正であるときは、入力信号の符号が正なら「1」、 負なら「0」を出力し、一方、 A sin  $\infty$  t の符号がまであるときは、入力信号の符号が正なら「0」、負なら「1」を出力するものである。

したがって、A slaのt の符号が取り去られた 結果となり、符号判定器 1 2 を出力される信号は 、slafの符号が正なら「1」、負なら「0」の 信号となる。

符号判別事2の出力信号は、区間判定信号として、チーブル変換器15に入力されている。

したがって、コンパレータ 6 および符号判別器 12が、区間信号出力手段を建成している。

第1アナログスイッチでがオンとなり、第1除 第四10が選択されたときには、A/D変換四1 4の入力は tan 8 となる。また、第2アナログス イッチ8がオンとなり、第2除算四11が選択さ れたときには、A/D変換容I4の入力は.cot d となる。

そこで、A/D 変換器 140 入力信号は第 2 図 に示すようになる。つまり、 $\theta=0$  ~ 45 . 135 ~ 225 . 315 ~ 360 では 1an  $\theta$  が入力され、 $\theta=45$  ~ 135 . 225 ~ 315 ~ 15 では 15 で 15

この入力信号は、A/D変換器14で、デジタル値に変換される。

A / D 変換器 1 4 の出力値はテーブル変換器 1 5 に入力される。

テーブル変換器 1.5 は、例えばROMにより構成され、コンパレータ 6 の出力信号と符号判別器 1.2 の出力信号と A / D 変換器 1.4 の出力値とを一つのコードとして、そのコードに対応して配位している角度データ値 D(I)を出力する。すなわち、これにより実質的に角度 θ がデジタル値で出力される。

テーブル変換器 1 5 において、コードを角度 € に変換する原理は以下のようである。

が0°~360°より小さければ、区間判定信号の数を減らすことができる。

上記説明から理解されるように、この角度検出 装置 1 によれば、 8 個のレゾルバ  $R_1 \sim R_0$  の各 角度  $\theta_1 \sim \theta_0$  を、対応するデジタル値 D(1) で終 み出すことができる。

ここで、第2図から作成した第3図から理解されるように、8/Cは、第4図における。/Aより大きくなるから、A/D変換器14のビット数等を一定とすれば、角度のに対する分解能を向上することができる。接言すれば、角度のに対する分解能が同じであれば、A/D変換器14のビット数等を減少することができる。

具体的数値例を示すと、第3図において、角度 に対する分解的  $\Delta \theta = 20^\circ$  としたとき、 $\theta / C$ = 1 / 171 となり、かかる分解館を得るために は $\theta = 0$  との  $\Delta / D$  変換器があればよい。

一方、第4図に示す正弦波の場合において、分 解館Δβ=20′を得ようとすると、4/A=1 /50000となり、16ビットのA/D変換器 ① コンパレータ 6 の出力が「0」、符号判別 器 1 2 の出力が「1」なら、 8 = 0 ° ~ 4 5° または 1 3 5° ~ 1 8 0° の区間である。

□ コンパレータ 6 の出力が「0」、符号判別□ 1 2 の出力が「0」な6、 6 = 1 8 0° ~ 2 2□ または3 1 5° ~ 3 6 0° の区間である。

④ コンパレータ6の出力が「1」、符号判別器12の出力が「0」なら、θ=225°~315°の区間である。

⑤ 上記○~④の各区間内では、A/D変換器14の出力値は一意的に角度 θに対応する。

したがって、チーブル変換器 1.5 によって 0 ~ 3.6 0 \* の範囲で角度  $\theta$  が一意的に出力されることになる。

なお、 θ = 0° ~ 3 6 0° の範囲で検出できれば、これらの範囲を越える角度についても容易に検出できることは明らかである。また、角度区間

が必要となる。

他の実施例としては、第5回に示すように、第1マルチプレクサ2の出力信号をA/D変換器14。でマイクロコンピュータ33に取り込むと共に、第2マルチプレクサ3の出力信号をA/D変換器14。でマイクロコンピュータ33に取り込み、マイクロコンピュータ33の内部において、①始対値の比較と除算、②区間信号の取出、③商信号値と前記区関信号からさへの変換、を行うようにしたものが挙げられる。

この場合において、A/D変換器 i 4 a 。 i 4 a は、第 8 図における機幅 C までの入力に対して分解的を保証すればよく、C を越える入力信号に対してはオーバーフローとなってもかまわないから、A/D 変換器のビット数を節約するか若しくは分解能を挙げることができる。

さらに他の実施例として、第6図に示すように 、1個のA/D変換器14を時分割的に第1マル チブレクサ2と第2マルチブレクサ3とで共用す るようにしたものが挙げられる。

### 「発明の効果」

本発明によれば、検出軸の回転角度情報を正弦 波信号と余弦波信号の形態でそれぞれ合む第1ア ナログ信号と第2アナログ信号を出力する検出手 段、前記第1アナログ信号と第2アナログ信号の 絶対値を比較し、絶対値の小なる側の信号を絶対 値の大なる側の信号で除算する比較除算手段、前 記第1アナログ信号の符号情報、前記第2アナロ グ信号の符号情報もしくは前記比較除算手段にお ける比較情報のうち少なくとも1つを含む区間値 号を出力する区間信号出力手段、および前記比較 演算手段の出力された信号と前記区間信号とに基 づいて角度データを出力する角度データ出力手段 を具備してなる角度検出装置が提供され、これに より角度変化に対するアナログ信号の変化を常に 大きく保って角度検出を行い得るようになるから 、内皮検出の分解能を向上することができる。

また、A/D変換器を用いて角度をデジタル値 で出力しようとする場合に、分解能を向上させる 必要がないときは、A/D変換器のピット数を減 少することができる。

また、処理速度を向上し、価格も安価にできる。 4. 図面の簡単な説明

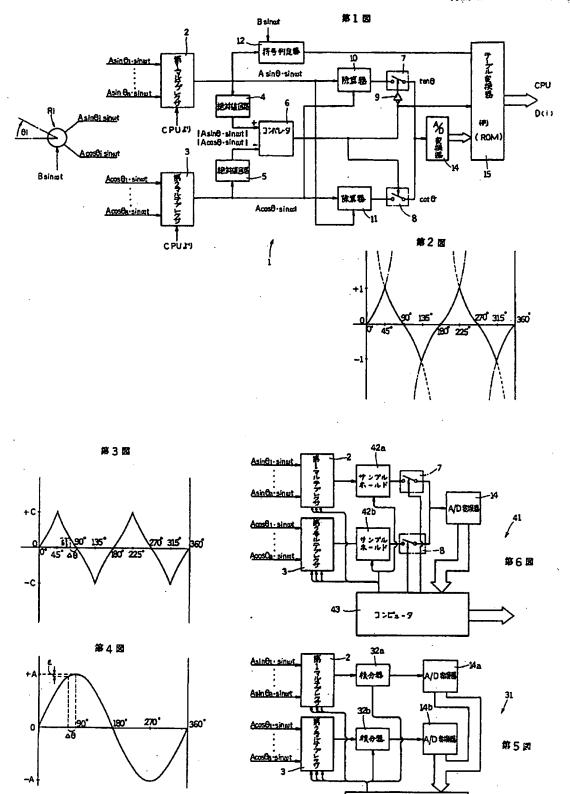
第1図は本発明の一実施例の角度検出装置の構成プロック図、第2図は第1図に示す角度検出装置においてA/D変換器の入力信号を示す波形図、第3図は第2図に示す信号による分解能を説明するための波形図、第4図は正弦波信号による分解能を説明するための波形図、第5図は本発明の他の実施例の構成プロック図である。

## (符号の説明)

- 1. 31. 41… 角度検出装置
- R: …レゾルバ
- 2…第1マルチプレクサ
- 3…第2マルチプレクサ
- 4.5…绝对彼回路
- 6 …コンパレータ
- 7. 8…アナログスイッチ
- 10.11…除算器

- 12…符号判別器
- 1 4 ··· A D 変換器
- 15…テーブル変換器。

出願人 株式会社神戸製御所 代理人 弁理士 本庄武男



-14-

コンピュータ

INIS PAGE BLANK (USPTO)